

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 6 月 30 日 (30.06.2005)

PCT

(10) 国際公開番号
WO 2005/060114 A1

(51) 国際特許分類⁷: H04B 1/18, H03F 3/189
(21) 国際出願番号: PCT/JP2004/018701
(22) 国際出願日: 2004 年 12 月 15 日 (15.12.2004)
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語
(30) 優先権データ:
特願 2003-419014
2003 年 12 月 17 日 (17.12.2003) JP

(71) 出願人 (米国を除く全ての指定国について): 株式会社デンソー (DENSO CORPORATION) [JP/JP]; 〒4488661 愛知県刈谷市昭和町 1 丁目 1 番地 Aichi (JP).

(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 加後 義行 (KAGO, Yoshiyuki) [JP/JP]; 〒4488661 愛知県刈谷市昭和町 1 丁目 1 番地 株式会社デンソー内 Aichi (JP). 田中 幸臣

(TANAKA, Yukio) [JP/JP]; 〒4488661 愛知県刈谷市昭和町 1 丁目 1 番地 株式会社デンソー内 Aichi (JP). 遠藤 和彦 (ENDO, Kazuhiko) [JP/JP]; 〒4488661 愛知県刈谷市昭和町 1 丁目 1 番地 株式会社デンソー内 Aichi (JP). 宇田 尚典 (UDA, Hisanori) [JP/JP]; 〒4801192 愛知県愛知郡長久手町大字長湫字横道 4 1 番地の 1 株式会社豊田中央研究所内 Aichi (JP). 林 宏明 (HAYASHI, Hiroaki) [JP/JP]; 〒4801192 愛知県愛知郡長久手町大字長湫字横道 4 1 番地の 1 株式会社豊田中央研究所内 Aichi (JP).

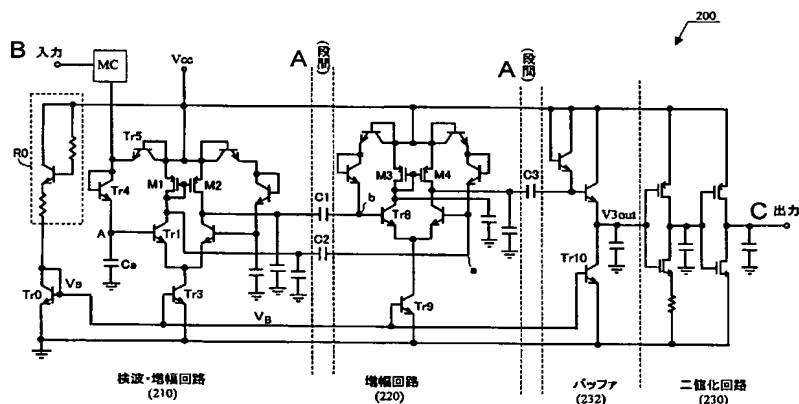
(74) 代理人: 矢作 和行 (YAHAGI, Kazuyuki); 〒4600003 愛知県名古屋市中区錦 2 丁目 1 3 番 1 9 号 瀧定ビル 6 階 Aichi (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,

[続葉有]

(54) Title: ACTIVATION SIGNAL OUTPUT CIRCUIT

(54) 発明の名称: 起動信号出力回路



A SPACE BETWEEN STAGES
B INPUT
210 DETECTOR/AMPLIFIER CIRCUIT
220 AMPLIFIER CIRCUIT
232 BUFFER
230 BINARIZING CIRCUIT
C OUTPUT

(57) Abstract: Capacitors (C) are inserted between stages of amplifier circuits. A combination of those capacitors (C) and the input impedance ($|Z|$) of the amplifier circuit in the subsequent stage forms a high-pass filter, so that the frequency components lower than the cutoff frequency (f_c) of the high-pass filter are blocked and hence are not propagated to the subsequent stage. Meanwhile, the high frequency components, which are higher than the basic wave component of the envelope of a high

[続葉有]



ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR),
OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML,
MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU,

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

frequency signal transmitted in an intermittent manner, can be propagated to the subsequent stage. As a result, the propagations of DC offset potentials are blocked, whereby noise, such as flicker noise and the like, having a large power in a DC current or in the vicinity of a DC current can be effectively blocked. In this way, the S/N ratio, detection sensitivity and detection accuracy can be improved.

(57) 要約: 複数段の増幅回路の段間に容量Cを挿入すると、その容量Cと次段の増幅回路の入カインピーダンス|Z|によって、ハイパスフィルタが生成されるため、そのカットオフ周波数 f_c よりも小さな周波数成分は、遮断されて後段には伝搬されない。一方、間欠的に発信する高周波信号の包絡線による基本波成分以上の高周波成分は後段に伝搬させることができる。この結果、DCオフセット電位の伝搬を遮断し、フリッカー雑音など直流または直流付近に大きな電力を有する雑音を効果的に遮断することができる。これにより、S/N比、検出感度、検出精度の向上を実現することができる。